

Назначение

Микросхема интегральная полупроводниковая (транзисторно-транзисторная логика). Представляет собой J-K триггер с логикой на входе 3И. Предназначена для использования в радиоэлектронной аппаратуре специального назначения.

Зарубежный прототип

- прототип SN54L72

Обозначение технических условий

- И63.088.023ТУ1

Диапазон температур

- диапазон рабочих температур от - 60 до + 125 °С

Корпусное исполнение

- корпус 401.14-4
- корпус 401.14-5М

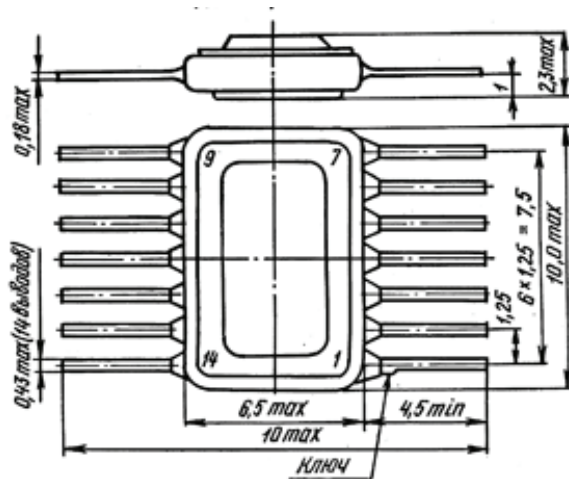
Назначение выводов

| Вывод | Назначение | Вывод | Назначение |
|-------|------------------|-------|--------------------|
| №1 | - | №8 | Выход |
| №2 | Вход установка 0 | №9 | Вход |
| №3 | Вход | №10 | Выход |
| №4 | Вход | №11 | Вход |
| №5 | Вход | №12 | Вход синхронизации |
| №6 | Выход | №13 | Вход установка 1 |
| №7 | Общий | №14 | Питание |

Таблица 1. Основные электрические параметры 136ТВ1 при $T_{окр. среды} = + 25\text{ }^{\circ}\text{C}$

| Параметры | Обозначение | Ед. изм. | Режимы измерения | Min | Max |
|--|-------------|----------|--|-----|-------|
| Выходное напряжение низкого уровня | U_{OL} | В | $I_O=4\text{mA}$ $U_{TL}=0,7\text{В}$ $U_{TH}=2\text{В}$ | - | 0,3 |
| Выходное напряжение высокого уровня | U_{OH} | В | $I_O=-0,2\text{mA}$ $U_{TL}=0,7\text{В}$ $U_{TH}=2\text{В}$ | 2,4 | - |
| Входной ток низкого уровня на входе "J", "K" | I_{IL} | мА | $U_{IL}=0,3\text{В}$ $U_{TL}=0,7\text{В}$ $U_{IH}=4,5\text{В}$ | - | -0,35 |
| Входной ток низкого уровня на входе "С", "У" | I_{IL} | мА | $U_{IL}=0,3\text{В}$ $U_{TL}=0,7\text{В}$ $U_{IH}=4,5\text{В}$ $I_O=4\text{mA}$ | - | -0,7 |
| Входной ток высокого уровня на входе "J", "K" | I_{IH} | мкА | $U_{IH}=2,4\text{В}$ $U_{IL}=0$ | - | 20 |
| Входной ток высокого уровня на входе "У", "С" | I_{IH} | мкА | $U_{IH}=2,4\text{В}$ $U_{IL}=0$ | - | 60 |
| Ток потребления | I_{CC} | мА | $U_{IH}=5\text{В}$ $U_{IL}=0$ | - | 3,6 |
| Время задержки распространения при включении входа «синхронизация» | t_{PHL} | нс | $U_{IH1}=3\text{В}$ $U_{IH2}=5\text{В}$ $C_L=30\text{пФ}\pm 15\%$ | - | 100 |
| Время задержки распространения при включении от входов «установка 0» и «установка 1» | t_{PHL} | нс | $C_L=30\text{пФ}\pm 15\%$ $U_{IH1}=3\text{В}$ $U_{IH2}=5\text{В}$ | - | 100 |
| Напряжение питания $5\text{В}\pm 10\%$ | | | | | |

Корпус 401.14-4



Корпус 401.14-5М

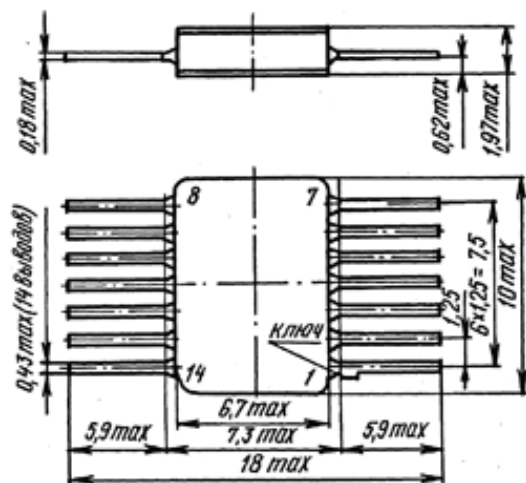


Рисунок 1. Габаритные чертежи корпусов 401.14-4 и 401.14-5М



ОАО "ИНТЕГРАЛ", г. Минск, Республика Беларусь

Внимание! Данная техническая спецификация является ознакомительной и не может заменить собой учтенный экземпляр технических условий или этикетку на изделие.

ОАО "ИНТЕГРАЛ" сохраняет за собой право вносить изменения в описания технических характеристик изделий без предварительного уведомления.

Изображения корпусов приводятся для иллюстрации. Ссылки на зарубежные прототипы не подразумевают полного совпадения конструкции и/или технологии. Изделие ОАО "ИНТЕГРАЛ" чаще всего является ближайшим или функциональным аналогом.

Контактная информация предприятия доступна на сайте:

<http://www.integral.by>